PATENT ABSTRACTS F JAPAN

(11) Publication number: 10289419 A

COPYRIGHT: (C)1998,JPO

(43) Date of publication of application: 27.10.98

(51) Int. Cl G11B 5/39

(21) Application number: 09111969

(71) Applicant: TDK CORP

(72) Date of filing: 14.04.97

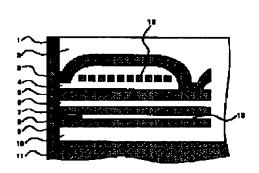
(72) Inventor: NAKAYAMA MASATOSHI TSUYOSHI ATSUHIRO MATSUBA YASUHIRO IKEO IZUMI

(54) THIN-FILM HEAD AND ITS PRODUCTION

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a thin-film magnetic head having high adhesive strength to constitutional materials and excellent durability by having a protective film, which is constituted to contain at least Si, C and H respectively at ratios of specific ranges, on at least the surface facing a recording medium.

SOLUTION: This thin-film magnetic head is an MR induction type combined head having an MR head part for reproducing and a induction type head part for recording. This induction type head part for recording comprises an upper magnetic pole layer 3, a lower magnetic pole layer 5 and a gap 4 and a coil 12 held by these layers. The MR head part comprises an upper shielding layer 7, a lower shielding layer 9 and an MR element 8. The protective film 1 is formed on the surface of such thin-film magnetic head, which surface faces the magnetic recording medium. The protective film 1 is improved in the adhesive strength and durability by incorporating the Si, C and H respectively at 3 to 9 at % SI, 61 to 81 at % C and 16 to 30 at % H therein.



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平10-289419

(43)公開日 平成10年(1998)10月27日

(51) Int.Cl.*

識別記号

FΙ

G 1 1 B 5/39

G11B 5/39

審査請求 未請求 請求項の数10 FD (全 7 頁)

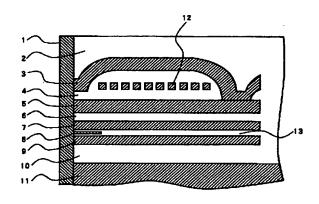
(21)出顯書号	特顧平9 -111969	(71)出職人	000003067
(22)出職日	平成9年(1997)4月14日		ティーディーケイ株式会社 東京都中央区日本橋1丁目13番1号
		(72)発明者	中山 正使
			東京都中央区日本橋一丁目13番1号 ティ
			ーディーケイ株式会社内
		(72)発明者	津吉 淳弘
			東京都中央区日本橋一丁目13番1号 ティ
			ーディーケイ株式会社内
		(72)発明者	松場・康浩
			東京都中央区日本橋一丁目13番1号 ティ
			ーディーケイ株式会社内
		(74)代理人	弁理士 石井 陽一
			最終頁に続く

(54) 【発明の名称】 薄膜ヘッドとその製造方法

(57)【要約】

【課題】 薄膜ヘッドの構成部材に対する密着力が強く、耐久性に優れ、さらなる薄膜化が可能であり、製造工程が少なく、しかも安価な薄膜ヘッドとその製造方法を提供する

【解決手段】 少なくとも記録媒体との対向表面に保護膜を有し、この保護膜が、Si, CおよびHをそれぞれ、Siを3~9 at%、Cを61~81 at%、Hを16~30 at%、含有する薄膜ヘッドとした。



【特許請求の範囲】

【請求項1】 少なくとも記録媒体との対向表面に保護 膜を有し、この保護膜が、Si, CおよびHをそれぞ れ、Siを、 3~9 at%、

Cを、61~81at%、

Hを、16~30at%、含有する薄膜ヘッド。

【請求項2】 前記対向表面に、酸化物基材、酸化物絶 縁層および軟磁性金属層の端面が存在する請求項1の薄 膜ヘッド。

【請求項3】 誘導型ヘッド部を有するか、誘導型ヘッ 10 ド部とMR素子部とを有する請求項1または2の薄膜ヘッド。

【請求項4】 薄膜ヘッドに負のバイアス電圧を印加 し、Si, CおよびHをそれぞれ、Siを、 3~9 at%、

Cを、61~81at%、

Hを、16~30 at%、含有する保護膜を、少なくとも記録媒体との対向表面に気相成膜する薄膜ヘッドの製造方法。

【請求項5】 前記バイアス電圧は、印加したDC電源 20 または印加した高周波電力により発生したセルフバイアスによって印加される請求項4の薄膜ヘッドの製造方法。

【請求項6】 前記保護膜をブラズマCVD法により形成する請求項4または5の薄膜ヘッドの製造方法。

【請求項7】 前記保護膜をイオン化蒸着法により形成する請求項4または5の薄膜ヘッドの製造方法。

【請求項8】 前記保護膜をスパッタ法により形成する 請求項4または5の薄膜へッドの製造方法。

【請求項9】 前記対向表面が、酸化物基材、酸化物絶 30 緑層、層間薄膜、軟磁性金属層を有する請求項4~8の いずれかの薄膜ヘッドの製造方法。

【請求項10】 誘導型ヘッド部を有するか、誘導型ヘッド部とMR素子部とを有する請求項4~9のいずれかの薄膜ヘッドの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、誘導型磁気へッド、磁気抵抗効果型磁気ヘッド(MRヘッド)、誘導型ヘッド部とMR素子部とを有するMR誘導型複合ヘッド等の各種薄膜磁気ヘッドと、その製造方法とに関する。 【0002】

【従来の技術】近年、磁気記録における高密度化が進められている。これに伴ない、ハードディスク用のヘッドとして、磁極として軟磁性薄膜を用いる薄膜磁気ヘッドや、記録を誘導型ヘッドで行い、磁気抵抗効果を利用して再生を行うMRヘッドの開発が盛んに進められている。

【0003】MRへッドは、磁性材料を用いた読み取りで、製造工程が少なく、しかも多センサ部の抵抗変化により外部磁気信号を読み出すもの 50 製造方法を提供することである。

である。MRヘッドでは再生出力が記録媒体に対する相 対速度に依存しないことから、線記録密度の高い磁気記 録においても高い出力が得られるという特長がある。M Rヘッドでは、分解能を上げ、良好な高周波特性を得る ために、通常、磁気抵抗効果膜(MR膜)を一対の磁気 シールド膜で挟む構成(シールド型MRヘッド)とされ る。この場合、MRヘッドは再生用ヘッドであるため、 通常、記録を行うための誘導型ヘッド部をMRヘッド部 と一体化したMR誘導型複合ヘッドが用いられている。 【0004】ところで、薄膜ヘッドは通常、記録媒体上 に空気のベアリング作用で浮上させ、CSS(Contact Start Stop) 方式を採用するものが多く、高速回転する 磁気ディスク上に、通常0.2~2.0 μm 程度の微少 浮上量で保持されている。とのため、ヘッドクラッシュ やCSS摩耗に耐えるための表面強度、耐摩耗性が問題 になる。耐摩耗性を向上させる試みも種々なされている が、例えば特開平4-276367号公報に記載されて いるように、磁気ヘッドスライダのレール上に保護皮膜 を設けるといった手法が知られている。しかし、前記保 護皮膜は厚さ250オングストローム以下のシリコンか らなり、強度的に不十分である。また、磁性薄膜ヘッド を構成するアルミナと炭化チタンの焼結体基板、アルミ ナ絶縁層、パーマロイ、センダスト、窒化鉄等の軟磁性 体薄膜などの構造体にこのようなシリコン皮膜を設けた 場合、薄膜ヘッドと保護皮膜との密着性ないし接着性が 不十分であるため、剥離が生じたり、耐摩耗性が十分に 得られないといった問題を生じていた。

2

【0005】耐摩耗性を改善するための保護層として、 TiN、TiCN、ダイヤモンド状カーボン薄膜(DLC)等が知られている。しかし、これらを薄膜磁気ヘッ ドに使用しても耐久性の点で不十分である。

【0006】また、例えば特許第2571957号公報には酸化物表面に、アモルファスシリコン、アモルファスシリコンカーバイトのバッファ層を設け、さらにその上に炭素または炭素を主成分とする皮膜を設ける点について記載されている。しかし、このようにバッファ層を設けた保護層を薄膜へッドに適用しても、耐久性の点で未だ不十分である。また、保護皮膜を設ける工程の他バッファ層製膜工程が必要となり、製造時間や製造コストが増加すると共に、膜厚が厚くなってしまうため、低コスト化、量産性、記録密度の増大に対する要請がますます大きくなるハードディスク用磁気ヘッド分野において極めて不利である。

[0007]

【発明が解決しようとする課題】本発明の目的は、薄膜 ヘッドの構成部材に対する密着力が強く、耐久性に優れ た薄膜ヘッドとその製造方法を提供することである。

【0008】また他の目的は、さらなる薄膜化が可能で、製造工程が少なく、しかも安価な薄膜へッドとその製造方法を提供することである。

[0009]

【課題を解決するための手段】このような目的は、下記(1)~(10)のいずれかの構成により達成される。

- (1) 少なくとも記録媒体との対向表面に保護膜を有し、この保護膜が、Si, CおよびHをそれぞれ、Siを、3~9 at%、Cを、61~81at%、Hを、16~30at%、含有する薄膜ヘッド。
- (2) 前記対向表面に、酸化物基材、酸化物絶縁層および軟磁性金属層の端面が存在する上記(1)の薄膜へッド。
- (3) 誘導型ヘッド部を有するか、誘導型ヘッド部と MR素子部とを有する上記(1)または(2)の薄膜ヘッド。
- (4) 薄膜ヘッドに負のバイアス電圧を印加し、S i, C およびHをそれぞれ、S i を、 $3\sim9$ at%、C を、6 $1\sim8$ 1 at%、H を、1 $6\sim3$ 0 at%、含有する保護膜を、少なくとも記録媒体との対向表面に気相成膜する薄膜ヘッドの製造方法。
- (5) 前記バイアス電圧は、印加したDC電源または 印加した高周波電力により発生したセルフバイアスによ 20 って印加される上記(4)の薄膜ヘッドの製造方法。
- (6) 前記保護膜をプラズマCVD法により形成する 上記(4)または(5)の薄膜ヘッドの製造方法。
- (7) 前記保護膜をイオン化蒸着法により形成する上記(4)または(5)の薄膜ヘッドの製造方法。
- (8) 前記保護膜をスパッタ法により形成する上記
- (4)または(5)の薄膜ヘッドの製造方法。
- (9) 前記対向表面が、酸化物基材、酸化物絶縁層、 層間薄膜、軟磁性金属層を有する上記(4)~(8)の いずれかの薄膜ヘッドの製造方法。
- (10)誘導型ヘッド部を有するか、誘導型ヘッド部と MR素子部とを有する上記(4)~(9)のいずれかの 薄膜ヘッドの製造方法。

[0010]

【作用】本発明では、薄膜ヘッドの少なくとも記録媒体対向面、すなわち浮上面または摺動する面に所定の組成比のSi+С+Hを含有する保護膜を形成する。この保護膜は薄膜磁気ヘッドにDCバイアス電圧、あるいはセルフバイアスを印加し、ブラズマCVD法、イオン化蒸着法、スパッタ法などで形成することができる。

【0011】とのようにして形成された保護膜は、TiN.TiCNを用いたものに比べ耐久性、耐磨耗性に優れ、また、ダイヤモンド状薄膜(DLC)、あるいはこれにバッファ層を介したものに比較してアルミナ、パーマロイ、センダスト等の薄膜ヘッド構成部材に対する密着力が高く、耐久性が向上し、薄膜ヘッド自体の寿命を延ばす。また、中間層やバッファ層を設ける必要がないため、保護膜全体の厚みが薄くなり、コストダウンと生産効率の向上を図ることができる。

[0012]

【発明の実施の形態】以下、本発明にかかる薄膜ヘッド の具体的構成について詳細に説明する。

【0013】本発明の薄膜ヘッドは、少なくとも記録媒体対向面に保護膜を有するものである。この保護膜は、Si, CおよびHをそれぞれ、Siを、 3~9 at%、Cを、61~81at%、Hを、16~30at%、含有する。また、好ましくはSiを、 3~8 at%、Cを、68~81at%、Hを、16~24at%、である。
10 このうち、特に好ましくは、Siを、 3~8 at%、Cを、70~79at%、Hを、18~22at%、である。

【0014】Siが3at%未満であると、密着力が弱くなり、耐久性が低下する。Siが9at%を超えると、膜硬度が弱く不十分であり、高温高湿下での耐久性が低下する。Hが16at%未満であると、内部応力が大きくなりすぎ、膜が破壊しやすく、耐久性が低下する。Hが30at%を超えると、膜の硬度が不足し、耐久性が低下する。

0 【0015】保護膜の組成は、保護膜内における厚さ方向のいずれの部分でも同一、または上記範囲内の組成であることが好ましく、保護膜の上面(薄膜ヘッドと反対側の面)から少なくとも厚さ1/3の部分と、2/3の部分の厚さの組成が同一、または上記範囲内であることが好ましい。

【0016】その他、上記主成分の他S、B、P等の元素の少なくとも1種を全体の3 w t %以下、さらにOを1 at%以下含有していても良い。また、このような保護膜はアモルファス状態にあり、その膜厚は1~50 nm、特に2~20 nmが好ましい。膜厚が1 nm未満の場合には本発明の効果が低くなり、膜厚が50 nmを超えると記録媒体とのギャップが増加し、特性が劣化してくる。通常、この保護膜のビッカース硬さはH v = 600~4000程度、波長632.8 nmでの屈折率は1.5~2.8程度である。

【0017】次に、本発明の薄膜へッドについて説明す る。

【0018】図1は、本発明の薄膜ヘッドの構成例を示した、断面概略構成図である。図示例の薄膜ヘッドは、40 本発明の保護膜1と、保護層2、上部磁極層3、ギャッブ4、下部磁極層5、絶縁層6、上部シールド層7、MR素子8、下部シールド9、下地層10、基体11、コイル12、絶縁層13とを有する。

【0019】図示例の薄膜ヘッドは再生用のMRヘッド部と記録用の誘導型ヘッド部とを有する、いわゆるMR誘導型複合ヘッドである。ここで、記録用の誘導型ヘッド部は、上部磁極層3と下部磁極層5、およびこれらに挟まれたギャップ4とコイル12により構成される。MRヘッド部は上部シールド層7と下部シールド層9、お50よびこれらに挟まれた絶縁層13とMR素子8により構

成されている。そして、図示例では誘導型ヘッド部がい わゆるトレーリング側であり、MRヘッド部がリーディ ング側である。

【0020】そして、通常保護層2はアルミナ等の非磁 性材が、上部および下部磁極層3,5はパーマアロイ等 の軟磁性材料が、上部および下部シールド層7,9はパ ーマアロイ、センダスト、窒化鉄等の軟磁性材料が、下 地層10にはアルミナ等の非磁性材料が使用される。

【0021】MR素子には、パーマロイやNi-Co合 ができる。これらの中には熱処理温度を低くできるもの もあり、MR素子膜を多層構成とする場合に特に好適で ある。多層構成のMR膜としては、例えば、スピンバル ブ型の人工格子多層膜(NiFe/Cu/NiFe/F eMn、Co/Cu/Co/FeMn等)、反強磁性人 工格子多層膜(NiFe/Ag、Co/Ag等)などが 挙げられる。

【0022】MR素子に接続されるリードには、Taや W等、MR膜に拡散しない材料を用いることが好まし い。絶縁層6,13には、A1,〇,、SiO,等の各 20 ことが好ましい。ブラズマCVD法については、例えば 種セラミックスなど、通常の絶縁材料を用いることがで きる。また、アルティック(アルミナと炭化チタンの焼 結体)等から構成される基体11は、通常、磁気ヘッド のスライダに固定されるが、基体11自体をスライダと して用いてもよい。

【0023】そして、これらの構造物が積層された薄膜 ヘッド素体の少なくとも走行面または摺動する面、つま り磁気記録媒体(磁気ディスク)と対向する面(図では 左側の紙面と垂直な面) に本発明の保護膜1が形成され る。なお、保護膜1は薄膜ヘッド素体の少なくとも走行 30 面または摺動する面に設けられていればよく、薄膜ヘッ ドの他の部分に保護膜を設ける必要はないが、保護膜の 製膜方法、薄膜ヘッドの製造方法等の条件により他の部 分に保護膜が付着したり、薄膜ヘッド全体の強度を向上 させる等の点から他の部分に保護膜を設けることを妨げ るものではない。

【0024】各部の寸法も特に限定されず、組み合わさ れる磁気記録媒体の構成などに応じて適宜決定すればよ いが、通常、シールド層7, 9は厚さ1~5 μm、幅3 0~200μm、MR素子(磁気抵抗効果膜)8は厚さ 5~60nm、幅1~10μm、シールド層7、9とMR 素子8との距離は0.03~1.0μm、誘導型ヘッド 部の磁極層3,5は厚さ1~5 µm、幅0.5~10 µ m、トレーリング側のシールド層7と誘導型ヘッド部の 下部磁極5との距離は0.2~5 µm である。

【0025】本発明の磁気ヘッドにおいて、MR素子の 線形動作化の方式は特に限定されず、電流バイアス法、 ハードフィルムバイアス法、ソフトフィルムバイアス 法、形状パイアス法などの各種方式から適宜選択するこ とができる。

【0026】本発明の磁気ヘッドは、通常、薄膜作製と パターン形成とによって製造される。各膜の形成には、 スパッタ法、真空蒸着法等の気相被着法や、めっき法等 を用いればよい。パターン形成は、選択エッチングや選

択デポジションなどにより行なうことができる。

【0027】本発明の薄膜ヘッドは、上記図示例に限ら ず他の構造の薄膜ヘッドにも適用可能であり、例えば下 部磁極と上部シールドとを共通のものとしたり、MR素 子を用いない誘導型ヘッドのみの構成でもよい(以下M 金の他、磁気抵抗効果を有する各種材料等を用いること 10 R素子を用いたものをMR薄膜ヘッドと、誘導型ヘッド のみのものを誘導薄膜ヘッドという場合がある)。特に 好ましくはアルミナと炭化チタンの焼結体、アルミナ、 パーマロイ、センダストまたは窒化鉄の1種以上を有す る複合材を用いた薄膜ヘッドであれば本発明の効果を好 ましく得ることができる。

> 【0028】本発明の磁気ヘッドは、アーム等の従来公 知のアセンブリーと組み合わせて使用される。

【0029】次に、薄膜ヘッドの製造方法を説明する。 本発明では、保護膜をブラズマCVD法により形成する 特開平4-41672号等に記載されている。 プラズマ CVD法におけるプラズマは、直流、交流のいずれであ ってもよいが、交流を用いることが好ましい。交流とし ては数ヘルツからマイクロ波まで可能である。また、ダ イヤモンド薄膜技術(総合技術センター発行)などに記 載されているECRプラズマも使用可能である。

【0030】本発明では、プラズマCVD法としてバイ アス印加プラズマCVD法を用いることが好ましい。バ イアス印加プラズマCVD法では、薄膜ヘッドに負のバ イアス電圧を印加する。この方法については、例えば M.Nakayama et al, Journal of the Ceramic Society o f Japan Int. Edition Vol 98 607-609 (1990) 等に詳 細に記載されている。また、バイアス電圧を印加せずに セルフバイアスを利用してもよい。交流電源であるブラ ズマ電源を装置の電極に接続するとプラズマが発生す る。このプラズマは電子、イオン、ラジカルを含み、全 体としては中性である。しかし、ブラズマ電源の周波数 がオーディオ波(AF)、髙周波(RF)、マイクロ波 (MW) になると、イオンと電子の移動度に差が生じる 40 ため、印加した電極側(通常、アースしない側)に負電 圧状態を生じる。これをセルフバイアス電圧という。上 記のパイアス電圧は、好ましくは-10~-2000V であり、より好ましくは-50~-1000Vである。 【0031】保護膜をブラズマCVD法により形成する 場合、原料ガスには、下記のグループに属する化合物を 使用することが好ましい。すなわち、Si、CおよびH を含む化合物としては、メチルシラン、ジメチルシラ ン、トリメチルシラン、テトラメチルシラン、ジエチル シラン、テトラエチルシラン、テトラブチルシラン、ジ 50 メチルジエチルシラン、テトラフェニルシラン、メチル

トリフェニルシラン、ジメチルジフェニルシラン、トリ メチルフェニルシラン、トリメチルシリルートリメチル シラン、トリメチルシリルメチル-トリメチルシラン等 がある。これらは併用しても良く、シラン系化合物と炭 化水素を用いても良い。

【0032】 Cの他、C+H源として、CH。、C2H 。、C、H。、C、H。、C。H。等の炭化水素、Si +H源として、SiH。等、H源として、H。等、等を 用いても良い。

じて適宜決定すればよい。動作圧力は、通常0.01~ 0.5Torr、投入電力は、通常10W~5KW程度が好 ましい。

【0034】本発明ではまた、保護膜をイオン化蒸着法 により形成することが好ましい。イオン化蒸着法は、例 えば特開昭58-174507号、特開昭59-174 508号公報等に記載されている。ただし、これらに開 示された方法、装置に限られるものではなく、保護膜の 原料用イオン化ガスの加速が可能であれば他の方式のイ オン蒸着技術を用いても良い。

【0035】この場合の装置の好ましい例としては、例 えば、実開昭59-174507号に記載されたイオン 直進型またはイオン偏向型のものを用いることができ る。

【0036】イオン化蒸着法においては、真空容器内を 10-6Torr程度までの高真空とする。この真空容器内に は交流電源によって加熱されて熱電子を発生するフィラ メントが設けられ、とのフィラメントを取り囲んで対電 極が配置され、フィラメントとの間に電圧Vdを与え ガス閉じこめ用の磁界を発生する電磁コイルが配置され ている。原料ガスはフィラメントからの熱電子と衝突し て、ブラスの熱分解イオンと電子を生じ、このブラスイ オンはグリッドに印加された負電位Vaにより加速され る。この、Vd、Vaおよびコイルの磁界を調整するこ とにより、組成や膜質を変えることができる。本発明で t, $Vd = 10 \sim 500V$, $Va = -10 \sim -500V$ 程度が好ましい。前記と同様薄膜ヘッドに加えるバイア スは負のバイアス電圧を印加する。バイアス電圧は、直 バイアスを利用してもよい。バイアス電圧は、前記同様 好ましくは-10~-2000Vであり、より好ましく は-50~-1000Vである。

【0037】保護膜をイオン化蒸着法により形成する場 合、原料ガスには、ブラズマCVD法と同様のものを用 いれば良い。上記原料ガスの流量はその種類に応じて適 宜決定すればよい。動作圧力は、通常0.01~0.5 Torr程度が好ましい。

【0038】本発明ではまた、保護膜をスパッタ法によ

スパッタ用のスパッタガスに加えて、H、、CH、等の 炭化水素、SiH4等のガスを反応性ガスとして導入す ると共に、C、Si、SiC等をターゲットとしたり、 C、Si、SiCの混成組成をターゲットとしたり、場 合によっては、C、Siを含む2以上のターゲットを用 いても良い。また、ポリマーをターゲットとして用いる ことも可能である。この様なターゲットを用いて高周波 電力を加え、ターゲットをスパッタし、これを基板上に 載置された薄膜ヘッド上にスパッタ堆積させることによ 【0033】上記原料ガスの流量は原料ガスの種類に応 10 り保護膜を形成する。なお、この場合も基板ないし薄膜 ヘッドに加えるパイアスは負のパイアス電圧を印加す る。バイアス電圧は、直流が好ましい。また、バイアス 電圧を印加せずにセルフバイアスを利用してもよい。上 記のバイアス電圧は、好ましくは-10~-2000V であり、より好ましくは-50~-1000~である。 高周波スパッタ電力は、通常50W~2kW程度であ る。動作圧力は、通常10-3~10-3Torrが好ましい。 [0039]

> 【実施例】以下、本発明の具体的実施例を示し、本発明 20 をさらに詳細に説明する。

【0040】(実施例1) ブラズマCVD法

(1) Si、CおよびHを含む化合物の原料ガスとし て、Si(CH₃),と、CH₄とを、それぞれ流量3SCC Mと、20 SCOMにて導入した。プラズマ発生用の交流と してRF500Wを加え、動作圧力0.05Torrで、誘 導薄膜ヘッドの走行面または摺動する面に、セルフバイ アス-400Vにて70オングストローム成膜した。

【0041】(2) Si、CおよびHを含む化合物の 原料ガスとして、Si(CH₃)。と、CH₄とをそれぞ る。また、フィラメント、対電極を取り囲んでイオン化 30 れ流量5 SCOMと、2 5 SCOMにて導入した。ブラズマ発生 用の交流としてRF500Wを加え、動作圧力0.05 Torrで、誘導薄膜ヘッドの走行面または摺動する面に、 セルフバイアス-400Vにて70オングストローム成 膜した。

【0042】(3) Si、CおよびHを含む化合物の 原料ガスとして、SiH.と、CzH.とを、それぞれ流 量10 SCOMと、40 SCOMにて導入した。プラズマ発生用 の交流としてRF500Wを加え、動作圧力0.05To rrで、誘導薄膜ヘッドの走行面または摺動する面に、セ 流が好ましい。また、バイアス電圧を印加せずにセルフ 40 ルフバイアス-400Vにて70オングストローム成膜 した。

> 【0043】(4) Si、CおよびHを含む化合物の 原料ガスとして、Si(CH,),と、C,H,とをそれぞ れ流量8 SCOMと、20 SCOMCて導入した。ブラズマ発生 用の交流としてRF500Wを加え、動作圧力0.05 Torrで、MR薄膜ヘッドの走行面または摺動する面に、 セルフバイアス-400Vにて70オングストローム成 膜した。

【0044】(5) Si、CおよびHを含む化合物の り形成することが好ましい。すなわち、Ar、Kr等の(50)原料ガスとしてSi(CH,),と、CュH。とを、それぞ れ流量10 SCOMと、30 SCOMにて導入した。プラズマ発 生用の交流としてRF500♥を加え、動作圧力0.0 5 Torrで、MR薄膜ヘッドの走行面または摺動する面 に、セルフパイアス-400Vにて70オングストロー ム成膜した。

【0045】(6) Si、CおよびHを含む化合物の 原料ガスとして、Si(CH,),と、C,H,とをそれぞ れ流量8 SCOMと、20 SCOMにて導入した。プラズマ発生 用の交流としてRF500Wを加え、動作圧力0.05 Torrで、MR薄膜ヘッドの走行面または摺動する面に、 セルフバイアス-400Vにて70オングストローム成 膜した。

【0046】(7) 比較例として、Si、CおよびH を含む化合物の原料ガスとして、Si(CH,),と、C H. とを、それぞれ流量2 SCOMと、30 SCOMにて導入し た。プラズマ発生用の交流としてRF500Wを加え、 動作圧力の、05Torrで、誘導薄膜ヘッドの走行面また は摺動する面に、セルフバイアス-400Vにて70オ ングストローム成膜した。

を含む化合物の原料ガスとして、Si(CH₁),と、C H. とをそれぞれ流量15 SCOMと、10 SCOMにて導入し た。プラズマ発生用の交流としてRF500Wを加え、 動作圧力0.05Torrで、MR薄膜ヘッドの走行面また は摺動する面に、セルフバイアス-400Vにて70オ ングストローム成膜した。

【0048】(9) 比較例として、Si、CおよびH を含む化合物の原料ガスとして、Si(CH,),と、C H. とをそれぞれ流量30 SCOMと、2 SCOMにて導入し た。ブラズマ発生用の交流としてRF1200Wを加 え、動作圧力0.05 Torrで、MR薄膜ヘッドの走行面 または摺動する面に、セルフバイアス-1000Vにて 70オングストローム成膜した。

【0049】(10) 比較例として、Si、Cおよび Hを含む化合物の原料ガスとして、SiH.と、C.H.* *とを、それぞれ流量10 SCOMと、70 SCOMにて導入し た。ブラズマ発生用の交流としてRF100Wを加え、 動作圧力0.1Torrで、MR薄膜ヘッドの走行面または 摺動する面に、セルフバイアス-50Vにて70オング ストローム成膜した。

【0050】(11) 比較例として、Si、Cおよび Hを含む化合物の原料ガスとして、SiH.と、CH.と を、それぞれ流量5 SCOMと、10 SCOMにて導入した。ブ ラズマ発生用の交流としてRF1000Wを加え、動作 10 圧力 0. 0 3 Torrで、MR 薄膜ヘッドの走行面または摺 動する面に、セルフパイアス-800Vにて70オング ストローム成膜した。

【0051】(12)比較例として、原料ガスにCH。 を用い、流量10SCCMにて導入し、ブラズマ発生用の交 流としてRF500Wを加え、動作圧力0.05Torr で、MR薄膜ヘッドの走行面または摺動する面に、セル フバイアス-500Vにて、DLC膜を35オングスト ローム製膜した。さらに、続けてSi、CおよびHを含 む化合物の原料ガスとして、Si(CH,)。と、CH。 【0047】(8) 比較例として、Si、CおよびH 20 とをそれぞれ流量305ccmと、25ccmにて導入し、セル フパイアス-400Vにて35オングストローム成膜し た。

> 【0052】このようにして得られた各試料のCSS耐 久回数と耐久摩擦係数を、以下に示す方法で評価し、そ の結果を表1に示す。また、形成された膜の化学分析に よって測定された組成も併記した。

【0053】 (CSS耐久回数) CSS繰り返し試験を ヘッドが読み取り不能となるまで行い、そのときの回数 を測定した。なお、10万回以下の数値は四捨五入し 30 た。

【0054】 [耐久摩擦係数] 10×10*回のCSS テスト後の摩擦係数を測定した。

[0055]

【表1】

表 1											
サンプパ No.	・ 原料ガス Λ	* 172電圧 (V)	\$ i	152 (a t)	() H	威厚 (A)	薄膜 ヘッド	CSS		耐久庫線 係数	
1	SI (CHa) a+CHa	-400	1. 5	78. 5	18	70	8.0	>100 × 104	>100×104	0. 2	
ż	SI (CHa) +CH4	-400	5	75	20	70	調準		>100×104	0. 2	
3	SiHa+CaHa	-400	6	73	21	70	25.48	>100×104	>100×104	0. ž	
ă	\$1 (CHa) ++CaH4	-400	7	72	21	70	MR	>100×104	>100×104	0. 2	
5	\$1 (CHa) 4+CH4	-490	В	70	22	70	MR	>100×104	>100×104	D. 2	
5	\$1 (CHa) 4+CaH4	-400	7	72	21	70	MR	>100×104	>100×10*	O. 2	
7*	\$1 (CH.) .+CH.	-400	2*	65*	33*	70	誘導	10×104	5×104	D. 36	
8+	Si (CH.) +CH.	-400	10*	68	22	70	MR	18×10*	15×104	0. 13	
9#	\$ (CH.) .+CH.	-1000	14*	74	12*	70	MR	10×184	12×104	0. 35	
10+	SIH4+C+H4	-50	6	56*	38*	70	MR	10×10*	8×10*	0. 18	
11+	SIH4+CH4	-800	7	78	15+	70	MR	15×10*	18×104	0. 29	
12+上	CH.	-508	0*	60	20	35	MR	5×104	3×104	0. 28	
Ŧ	\$1 (CH+) ++CH4	-400	8	70	22	35					

* は範囲外を表す

11

ることがわかる。

【0057】(実施例2) <u>イオン化蒸着法</u>

実施例1において、成膜方法をイオン化蒸着法に代えて 成膜を行ったところほぼ同様の結果を得た。

【0058】 (実施例3) スパッタ法

実施例1において、成膜方法をイオン化蒸着法に代えて 成膜を行ったところほぼ同様の結果を得た。

[0059]

【発明の効果】以上のように本発明によれば、アルミ 7 ナ、バーマロイ、センダストまたは窒化鉄等に対する密 10 8 着力が強く、耐久性に優れた薄膜へッドとその製造方法 9 を実現でき、また、さらなる薄膜化が可能で、製造工程 が少なく、しかも安価な薄膜へッドとその製造方法を実 現できる。 1

【図面の簡単な説明】

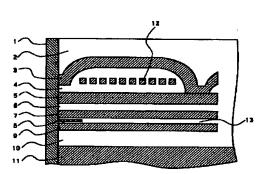
【図1】本発明の薄膜ヘッド (MR薄膜ヘッド) の構成*

* 例を示す、断面概略構成図である。

【符号の説明】

- 1 保護膜
- 2 保護層
- 3 上部磁極層
- 4 ギャップ
- 5 下部磁極層
- 6 絶縁層
- 7 上部シールド層
- 8 MR素子
 - 9 下部シールド層
 - 10 下地層
 - 11 基材
 - 12 コイル
 - 13 絶縁層

【図1】



フロントページの続き

(72)発明者 池尾 泉

東京都中央区日本橋一丁目13番1号 ティーディーケイ株式会社内